**Logic Specification**

|  |  |  |  |
| --- | --- | --- | --- |
| Name | Mario F. Vélez R. | Date | 19/04/2017 |
| Project/Task | PSP Tarea 6 | | |

|  |  |
| --- | --- |
| **Design** | Plantilla de especifación operacional |
| **References** | Plantilla de especifación de estados |
|  | Diseño conceptual |
|  | Diseño UML |
|  | Formato Metafora-Arquitectura |

|  |  |
| --- | --- |
| **Parameters** | X = valor del que se quiere calcular la integral |
|  | numSeg = número de segmentos de la función para el cálculo de la integral |
|  | Dof = grados de libertad para el cálculo de la integral |
|  | P = valor esperado del cálculo de la integral |
|  | D = modificación al valor x si no se obtiene el valor p esperado |
|  |  |

|  |
| --- |
| Se inicia el programa |
| Se entregan los valores x, numSeg, dof y p al sistema |
| Se calcula la integral para el valor de x inicial |
| Se compara el valor p obtenido con el valor p esperado |
| Si los valores p no coinciden se modifica x con el valor d |
| Se recalcula la integral con el nuevo valor de x |
| Se repite el proceso hasta obtener el p deseado |
| Cuando p obtenido sea igual a p deseado se retorna el valor de x |
| Se repite el proceso para un nuevo valor de x, dof y p |
| Cuando todos los casos sean resueltos se envían los valores obtenidos para su visualización |